## Některé z nezveřejňovaných otázek:

**Pokud se obsah registru posune aritmeticky doprava a číslo se blíží k maximální hodnotě, kterou lze do registru uložit, pak**

žádná z uvedených možností

obsah registru přeteče

obsah bude vynásoben dvěma a výsledek bude správný

\*obsah bude celočíselně vydělen dvěma

**Multiplexor, který má celkem 6 vstupu, má**

2 datové a 4 adresové vstupy

\*4 datové a 2 adresové vstupy

3 datové a 3 adresové vstupy

**Instrukce PUSH osmibitového procesoru definovaného na přednáškách vkládá do zásobníku**

\*1 dvoubajtové slovo

1 bajt

1 bit

2 dvoubajtová slova

**Aritmetickým posunem doleva se**

dělí

\*násobí

**Aritmetickým posunem doprava dojde typicky k**

zvetšení čísla

\*zmenšení čísla

**Aritmetickým posunem doprava dojde u kladného čísla typicky k**

\*zmenšení čísla

zvetšení čísla

**Označení typu GE, LT,… jsou vyjádřením subtypu procesoru**

\*porovnání velikosti čísel

označení sbernic procesoru definovaného na přednáškách

příznaku příznakového registru procesoru

**Autorem architektury x86-64 je firma**

Hewlett-Packard

Intel

\*AMD

**Zástupcem architektury x86-64 je procesor**

\*Opteron

Itanium

**Jakou velikost má selektor v 64bitovém režimu architektury x86-64?**

32 bitu

64 bitu

\*16 bitu

**V 64bitovém režimu architektury x86-64 se potlačuje**

\*segmentace

stránkování

**Pro registr GDTR procesoru 80286 neplatí**

má délku 5 bajtu

\*označuje segment stavu procesoru

při spuštění chráněného režimu se do něj vkládá adresa tabulky GDT

naplňuje se instrukcí LGDT

**Řídící znak "Line feed" znamená**

začátek příkazové řídící sekvence

přesun na začátek předchozího řádku

přesun na začátek téhož řádku

takový Řídící znak neexistuje

\*posun na další řádek se zachováním sloupce

**Pro adresaci uvnitř 4KB stránky potřebuji adresu širokou**

16 bitu.

\*12 bitu.

8 bitu.

10 bitu.

4 bity.

**Jakou posloupností instrukcí naplním registr příznaku F?**

MOV F,AX

PUSHF

\*POP F

MOV AX,F

**Konec řádku v textovém souboru operačního systému UNIX se označuje kombinací řídících znaku:**

BS+CR

CR+LF

\*LF

CR+DEL

CR+NUL

**SDRAM je paměť**

pouze pro ctění

statická

\*dynamická

**Špinavá stránka**

je stránka s porušenou strukturou

\*je stránka změněná v reálné paměti

je stránka odložená do virtuální paměti

je stránka s neprivilegovaným instrukčním kódem

**Instrukční prefix je realizován**

\*jedním bajtem uloženým před prvním bajtem operačního kódu

jedním bitem v operačním kódu

n-bitovým vzorkem v operačním kódu

**Zobrazíme-li znak z kódování ASCII-7 v kódování UTF-8, co bude**

v bitu nejvyššího rádu?

vždy 1

\*vždy 0

0 nebo 1 podle znaku

**Kolik bitů z UNICODE kódování lze zobrazit pomocí UTF-8?**

16

32

\*31

15

8

**Registr EAX je použit od procesoru**

x86-64

Pentium

286

\*386

486

**Pro vizualizaci paměti se používá**

\*stránka

segment

**Který procesor má více různých instrukcí pracujících s operandy v paměti?**

RISC

\*CISC

**Reálný režim se používá u procesoru**

386

486

286

x86-64

\*všech vyjmenovaných

**K obecnému mechanismu algoritmu LRU: K úplnému ošetření šesti [v odpovednicich je 8, lehce se to přehlédne] položek algoritmem LRU (pomocí neúplné matice) bychom potřebovali kolik bitu v neúplné matici?**

\*15

8

28

16

21